

Dynamický překlad adres a TLB

Pro zrychlení lze jinak využít adresář realizovaný jako plně asociativní paměť, nebo s omezeným stupněm asociativity. Plně asociativní adresář se používá pro adresaci nejčastěji volaných stránek umístěných v HP (*Translation Lookaside Buffer*). Pouze pomůcka pro zrychlení adresace. Velmi drahá, díky vyhledávací logice. Nutno porovnat každý řádek v průběhu 1 cyklu = každý řádek má komparátor adresy. V adresáři je každé stránce, která má být takto adresována, přiřazeno jedno slovo rozdělené do dvou částí. Do levé části se zapisuje virtuální adresa, která je v rámu stránky právě zapsána, do pravé části se zapisuje odpovídající reálná adresa, tedy adresa rámu stránky, v němž je stránka právě uložena. Skládá se z:

- identifikátor procesu
- virtuální adresa
- bit platnosti
- klíč (RWX)
- reálná adresa stránky
- změna
- LRU

Kooperace technického a programového vybavení při ošetření výpadků

Poměr počtu výpadků stránky k celkovému počtu přístupů do paměti označme jako *součinitel výpadků stránek* SVS. Závisí na strategii uvolňování stránek. Pro určení stránky, která má být uvolněna se používají strategie

LRU (Last Recently Used, +1 při přístupu, -1 pravidelně hodinami.)

FIFO eviduje se která stránka je v paměti nejdéle a je vyřazena jako první. jeden čítač modulo p pro celou paměť

LFU (Least Frequently Used), vyřazuje stránku, která byla volána nejméněkrát.

CLOCK v podstatě FIFO doplněný o bit aktivity, který zabrání vyřazení stránky.

LIFO, ...

(nevím, jestli to je to, co se tady v té otázce očekává)